



今年もまたアナログ技術セミナーの季節がやってきました。

- アナログ回路の動きや仕組みを学びたい!
- 高速信号回路設計に必要な知識と技術を身につけたい!
- アナログ・デバイセズの最新技術を知りたい!

今年のアナログ技術セミナーは、アナログ回路の動作、アプリケーションごとの設計方針といったものから、Sパラメータをはじめとする高速アナログ信号回路設計のセッションや高速A/Dコンバータの出力I/F設計技術セッション、高い信頼性と安全性を確保するためのスタートアップ・セッション、アナログ・デバイセズの最新の技術トレンドを展望するセッションなど、ものづくりの最前線で「使える道具」となるさまざまなセッションをご用意して皆様のご来場をお待ち申し上げております。

今年のセミナー、ここがポイント!

1. アナログ・デバイセズのコア技術に精通した米国本社のエグゼクティブ・スタッフが講演

ヴァイスプレジデント、およびCTOであるPeter Realが基調講演を担当します。
(東京会場、大阪会場のみ)

2. テクノロジーをすぐ製品化するためのヒント

技術セッションで聞いたことをすぐ製品に活かしたい、そんなリクエストに応え、それぞれのセッションの内容に関連したデモを準備しました。

3. 技術セッションでクイズを出題

お客様に少しでも技術を習得していただきたい、そんな思いで今年も、技術セッションでクイズを出題。全問正解者の中から30名様に、抽選でArduino互換のADuCM360ボード(EVAL-ADUCM360-ARDZ)をプレゼントします。

仙台会場

8月25日(火)

時間: 11:10~16:50

会場: トラストシティカンファレンス仙台

名古屋会場

8月27日(木)

時間: 11:10~16:50

会場: ホテルメルパルク名古屋

大阪会場

9月2日(水)

時間: 9:30~16:50

会場: 梅田センタービル クリスタルホール

東京会場

9月4日(金)

時間: 9:30~16:50

会場: 都市センターホテル

対象: ● 基礎からアナログ回路を学びたい方

- 高速信号処理設計者
- アナログ・デジタル混在回路設計者

※ 半導体メーカー、ならびにその版社の方の受講はお断り申し上げます。

講師:

- ギガファーム株式会社 山崎 隆行 氏
- 株式会社 制御システム研究所 森本 賢一 氏
- 有限会社レムクラブ 浜田 智 氏
- Analog Devices Vice President / CTO Peter Real
- アナログ・デバイセズ株式会社 アプリケーションエンジニア 藤森 弘己 / 石井 聡 / 祖父江 達也 / 柿沼 淳

受講料: 無料 (テキスト、お昼の軽食をご用意します)

※ 事前アンケートに全問ご回答いただく必要があります。

主催: アナログ・デバイセズ株式会社

協賛: アナログ・デバイセズ正規販売代理店(順不同)

- アヴネット株式会社
- 加賀デバイス株式会社 ADMカンパニー
- 株式会社マクニカ テクスターカンパニー
- Mouser Japan GK
- 株式会社エルセナ
- 富士エレクトロニクス株式会社
- 高千穂交易株式会社



お申し込みはこちら

申込締切: 8月10日(月)

www.fujiele.co.jp/semiconductor/ad/

お申し込み受付は、定員になり次第、締め切らせていただきます。お申し込みいただいている途中で定員になりました場合は、お断りさせていただく場合がございます。

アナログ技術セミナー2015 セッションスケジュール

※都合により、プログラムの一部が予告なく変更になる場合がございます。

東京・大阪限定 基調講演		! 基調講演は仙台・名古屋会場での講演はありません。
9:30 - 11:00	K-1 常に時代を先駆ける高性能ミックスド・シグナルIC技術 Analog Devices VP/CTO Peter Real	全レベル
11:00 - 11:10	休憩	

全会場共通セッション		
11:10 - 12:10	A-1 実験で理解するOPアンプの基礎 アナログ・デバイセズ株式会社 FAE 柿沼 淳	初級 中～上級
12:10 - 13:10	休憩(昼食) / デモ展示 ※軽食とお飲み物をご用意いたします	休憩(昼食) / デモ展示 ※軽食とお飲み物をご用意いたします
13:10 - 14:10	A-2 アナログ回路の数学的理解 ラプラス変換と伝達関数を知り、回路の応答をイメージできるようになる アナログ・デバイセズ株式会社 FAE 祖父江 達也	初級
14:10 - 14:30	休憩 / デモ展示	休憩 / デモ展示
14:30 - 15:30	A-3 システムの仕様、信号処理の経路構成から デジタル/アナログ混在素子を選ぶポイント アナログ・デバイセズ株式会社 FAE 藤森 弘己	初級 初～中級
15:30 - 15:50	休憩 / デモ展示	休憩 / デモ展示
15:50 - 16:50	A-4 システムの信頼性向上に不可欠な アーキテクチャ設計と評価技法入門 株式会社 制御システム研究所 森本 賢一 氏	初級 中～上級
	B-1 これで解ったPLL設計の極意 有限会社レムクラフト 浜田 智 氏	
	B-2 これからの回路設計で知っておきたい 最適デジ・アナ信号伝送とSパラメータの基本・実践(前編) アナログ・デバイセズ株式会社 FAE 石井 聡	
	B-3 これからの回路設計で知っておきたい 最適デジ・アナ信号伝送とSパラメータの基本・実践(後編) アナログ・デバイセズ株式会社 FAE 石井 聡	
	B-4 JESD204B超高速デジタル伝送に必要な アナログ技術 ギガファーム株式会社 山崎 隆行 氏	

デモ展示

- これが反射の正体だ!終端・送端抵抗マッチングで反射をなくせ! シミュレーションで一気解決!
アヴネット株式会社
- 高精度シグナルチェーン最適化の実例
- IC構成を用途に最適化することで高い精度が得られる -
加賀デバイス株式会社 ADMカンパニー
- アナログ・デバイセズ最新JESD204B製品とFPGAを結ぶ超高速伝送線路の計測技術
ギガファーム株式会社 / キーサイト・テクノロジー合同会社
- 組込みシステムの信頼性向上技術の実演
株式会社制御システム研究所 / 金子システムズ株式会社
- アクティブ・フィルタ
～シミュレーションと実際の違い～
高千穂交易株式会社
- パネルdeボードで実現したディレイ・ライン回路の設計と実験
株式会社ビーバンドットコム
- オペアンプのチョイスで特性が変わる。高精度オペアンプの振る舞いを実験で確認してみよう!
富士エレフトロニクス株式会社
- これが話題のMultiSIM Blue!
Mouser Japan GK
- PLL(ADF4360-7)評価ボードを用いたロックアップ時間の設計例
株式会社マクニカ / 株式会社エルセナ

注意事項 以下の事項をご確認の上、お申し込みください。

●本セミナーは無料ですが、お申し込み時にアンケートに全問ご回答頂くことが受講の条件となります。●定員になり次第、応募を締め切らせていただきます。今年はセッションごとに定員を設定しています。●同じ時間帯に複数のセッションを同時に受講することはできません。●半導体メーカー、ならびにその弊社の方の受講は、お断り申し上げます。●同一企業より複数名のお申し込みをいただいた場合には、個別に人数調整を行わせていただく場合がございます。●同一メールアドレスでの複数名のお申込みは、システム上取り消される場合がございます。●個別のメールアドレスでお申し込みください。

お問い合わせ

アナログ・デバイセズ株式会社
アナログ技術セミナー2015事務局

Mail : analogdevices@jp-seminar.com

Tel : 03-5774-7012 受付時間 10:00～17:00 (12:00～13:00、土日祝除く)

個人情報の取り扱いについて

お預かりしたお客様の個人情報は、アナログ・デバイセズの規定に則り、アナログ・デバイセズと、アナログ・デバイセズの正規販売代理店、それらの委託企業が厳正な管理の下で保管します。その情報は、セミナーの受講者リスト作成のほか、アナログ・デバイセズと、アナログ・デバイセズの正規販売代理店のセールス/マーケティング活動に利用させていただきます。個人情報保護方針については、アナログ・デバイセズの個人情報保護方針をご覧ください。