



サイプレス、新しい開発キットとソフトウェアバージョンのリリースによって
PSoC[®] 3 プログラマブル システム オンチップ アーキテクチャを拡張

250 件を超えるデザイン ウィンと 4,000 セットを上回る設計キットの出荷を誇る
PSoC 3 アーキテクチャの 4 つすべてのファミリでフル生産を開始

2011 年 4 月 12 日、カリフォルニア州サンノゼ発 - サイプレス セミコンダクタ社 (Nasdaq: CY) は、PSoC[®] 3 プログラマブル システム オンチップ アーキテクチャ用の新しい CY8CKIT-030 開発キットと、PSoC Creator[™] ソフトウェア ツールの最新バージョンを本日発表しました。

新発売の CY8CKIT-030 PSoC 3 開発キットは、PSoC 3 アーキテクチャの統合された 20 ビットのデルタ シグマ ADC を活用して正確なアナログ設計をすばやく簡単に開発できるように設計されています。これにより、有効ビット数 (ENOB) が 18 ビットの場合よりもパフォーマンスが向上します。このキットの使用によって、低消費電力が実現し、リアルタイム クロックを実行した状態で 1 マイクロアンペアのスリープ電流を達成することができます。キットには組み込みのプログラミング機能やデバッグ機能が搭載されており、外部のプログラミング デバイスを必要としません。また、サイプレスの他のキットと接続して機能を追加できる拡張ボードポートが 2 つ用意されています。さらに、組み込みの CapSense[®] ボタンが複数、5 セグメント スライダが 1 つ含まれています。加えて、CD (PSoC Creator とプロジェクト例が収録されています) と、ボードへの電源供給およびプログラミングの両機能を備えた USB ケーブルが付属しています。設計者の方は、この新しい開発キットを www.cypress.com/go/cy8ckit-030 から 99 米ドルでご購入いただけます。

また、サイプレスは PSoC Creator 統合設計環境のバージョン 1.0 もリリースしました。この最新バージョンには、多様な特徴を持つ 87 もの PSoC 3 コンポーネント (量産準備が整っています) が用意されています。設計者は、あらかじめ構築されたテスト済みのアナログおよびデジ

タル周辺機器を含む充実したライブラリに簡単にアクセスすることができ、それらを直接利用することも、特定の設計要件に合わせてカスタマイズすることも可能です。この最新バージョンには、強化されたパラメータ ダイアログ、静電タイマ チェッカ、命令キャッシュのサポート、自動化されたサポート ケースのレポート、新しいエラー通知ツールなどの機能も追加されています。このソフトウェアは www.cypress.com/go/psoccreator から無料でダウンロードできます。

サイプレスは、新しい開発キットとソフトウェアのリリースによって、PSoC 3 が生み出す力強い推進力に拍車がかかることを期待しています。これまでに、250 を超えるお客様の設計に PSoC 3 が採用され、サイプレスは 4,000 セットを上回る設計キットと、世界各国 700 を超えるお客様にサンプルを出荷しました。PSoC 3 アーキテクチャには 4 つの製品ファミリが含まれており、現在、そのすべてがフル生産中です。これらのサンプルは、www.cypress.com/go/PSoC3 からご請求いただけます。

サイプレスの PSoC プラットフォーム担当の Gahan Richardson 副社長は次のように述べています。「当社は最近 7 億 5000 万個目の PSoC デバイスを出荷しました。出荷済みのほとんどが第 1 世代の PSoC 1 アーキテクチャのデバイスです。ただし、PSoC 3 ファミリと 32 ビット ARM Cortex-M3 PSoC 5 デバイスの組み合わせでの市場における採用ペースは、PSoC 1 の製品展開の同様の段階での実績よりもはるかに上回っています。我々は、これまでの PSoC 3 に対するお客様の評価を大変うれしく思っています。当社は、現在フル生産中である PSoC 3 アーキテクチャと PSoC Creator によってさらに成長が加速することを期待しています。」

供給状況および写真

新しい CY8CKIT-030、PSoC Creator の最新バージョン、4 つすべての PSoC デバイス ファミリは、いずれも本日よりご購入いただけます。詳細は、www.cypress.com/go/PSoC3 をご覧ください。新しいキットの写真は、www.cypress.com/go/CY8CKIT-030Photo をご覧ください。

PSoC3 および PSoC5 について

新しい PSoC 3 および PSoC 5 アーキテクチャには、高精度なプログラマブル アナログ機能（アナログ-デジタル変換器で最高 20 ビットの分解能を実現）と拡張されたプログラマブル デジタル リソースが含まれており、業界標準の強力な MCU コア、十分なメモリ、および通信周辺装置と統合されています。PSoC 3 デバイスは新しい高性能 8 ビット 8051 プロセッサをベース

にしています。PSoC 5 デバイスは 32 ビットの強力な ARM Cortex-™M3 プロセッサをベースにしています。これらの新製品は、シームレスでプログラマブルな設計プラットフォームをデザイナーに提供し、8 ビットから 32 ビットへの移行を容易にします。これらの新しいソリューションの強力な機能により、車載用、ポータブル医療機器用、産業用、およびその他多くのアプリケーションと市場で、PSoC を使用できる場面が飛躍的に広がります。PSoC 1 ファミリはコスト重視の 8 ビット M8C コアをベースにしています。PSoC 製品の詳細は www.cypress.com/psoc をご覧ください。また、次の URL で無料のオンライン トレーニングを受講できます。

www.cypress.com/psotraining

サイプレス社概要

サイプレスは、お客様に商品開発時間の短縮と卓越したシステムバリューを提供する高性能、混在シグナル、プログラマブルなソリューションをお届けします。そのソリューションは主要製品の PSoC® Programmable System-on-Chip ファミリや高電圧に対応する Power PSoC® ソリューション関連製品、LED 照明アプリケーション、タッチスクリーンに対応する CapSense® タッチセンシングや TrueTouch™ ソリューションなどがあります。サイプレスはマルチメディア携帯に接続機能の拡張と性能の向上をもたらす高性能 West Bridge® ソリューションを含む USB コントローラの世界的なリーダーです。また、高性能メモリやプログラマブル タイミング デバイスについても業界をリードする存在です。サイプレスは、消費者向け、コンピュータ、データ通信、自動車、工業用など様々な市場で活躍しています。サイプレスの株は Nasdaq 市場で CY というシンボルで取引されています。インターネットのホームページ <http://www.cypress.com/> をご覧ください。

###

Cypress、サイプレス社のロゴ、PSoC、PowerPSoC、CapSense および West Bridge はサイプレス セミコンダクタ社の登録商標であり、PsoC Creator および TrueTouch はサイプレス セミコンダクタ社の商標です。その他の商標はすべて、それぞれの所有企業に属します。

この報道発表に関するお問い合わせ先:

日本サイプレス株式会社

〒164-0012 東京都中野区本町 1-32-2 ハーモニータワー17 階

TEL 03-5371-1921 FAX 03-5371-1955

マーケティングコミュニケーションマネージャー 小佐野 求美