



**サイプレスがシリアル nvSRAM 製品群を拡充、新しい I²C
および第 2 世代 SPI デバイスを 64 キロバイト~1 メガバイトの容量で提供**

主力の PSoC 製品で採用されている 0.13 ミクロンの SONOS を利用し、サイプレスの nvSRAM が、測定、工業、車載向けアプリケーションで優れたパフォーマンスと信頼性を実現

2011 年 3 月 17 日、カリフォルニア州サンノゼ発 - サイプレス セミコンダクタ社 (Nasdaq: CY) は、測定、工業、車載向けアプリケーションで評価の高い、I²C および SPI インタフェース対応のシリアル不揮発性 SRAM (nvSRAM) を新たに発売することを本日発表しました。これらの新しいデバイスは、SPI デバイスで最大 104MHz (I²C 製品で最大 3.4MHz) の動作周波数を実現します。また、オプションの統合リアルタイムクロック (RTC) が用意されており、バックアップ用の重要なデータにタイムスタンプを付与することができます。

サイプレス社の nvSRAM は、同社の S8™ 0.13 ミクロン SONOS (シリコン酸化窒化酸化シリコン) を組み込んだ不揮発性メモリ技術により製造されており、より高い信頼性と優れたパフォーマンスを実現しています。nvSRAM は、電子式スマートメータ、PLC、モータドライブ、車載電子データレコーダ、RAID システム、医療システム、データ通信システムなどの完全な不揮発性データのセキュリティを必要とするアプリケーションに最適なソリューションを提供します。

新しいシリアル nvSRAM ファミリには、1Mbit、512Kbit、256Kbit、64Kbit のデバイスが多様なコンフィギュレーションで用意されています。これらのデバイスは、業界初の SPI 動作周波数 (最大 104MHz)、SPI モード 0 および 3、無制限の読み取り/書き込みとリコールサイクル、およびデータの 20 年間保持をサポートしており、優れたパフォーマンスを特長とします。また、業界標準の実装面積の小さな 8 ピン SOIC および 16 ピン SOIC パッケージで提供されます。サイプレスの nvSRAM 製品群の詳細は、www.cypress.com/go/NVM をご覧ください。

サイプレス社の不揮発性製品ビジネス ユニット担当の Jithender Majjiga シニア ディレクタは次のように述べています。「当社はおお客様のご要望に応え、これらのシリアルインタフェース製品を既存の平行 nvSRAM 製品群に追加しました。なぜなら、nvSRAM は、実用性があり、量産が可能な CMOS をベースとしたソリューションだからです。競合ソリューションでは、非標準のプロセステクノロジーを使用する傾向にあるため、安定した供給源の確保に苦戦しています。一方、サイプレスは、柔軟性に優れた確実なサプライチェーンと質の高い製造技術を備えており、量産シリアル市場に対応可能な体制を整えています」

SONOS プロセステクノロジーのトップクラスの企業であるサイプレス社は、S8 テクノロジーを次世代の PSoC® 混合シグナルアレイ、プログラマブルクロック、およびその他の製品に採用する予定です。SONOS は、標準的な CMOS テクノロジーとの互換性があり、高耐久性、低消費電力、耐放射線など、さまざまな利点をもたらします。サイプレス社の S8™ 0.13 ミクロン SONOS テクノロジーは、同社の社内ファブおよび多数のファウンドリ パートナー ロケーションでの運用に適しています。さらに SONOS テクノロジーは、他の磁気または強誘電体をベースとした不揮発性メモリ テクノロジーよりも拡張性と製造性に優れたソリューションを提供します。

供給状況および写真

サイプレスのシリアル nvSRAM は、I2C (1Mbit: CY14B101J) インタフェースおよび SPI (1Mbit: CY14B101QA) インタフェースに対応し、実装面積の小さな 8 ピン SOIC および 16 ピン SOIC パッケージで提供されます。また、512Kbit、256Kbit、64Kbit の容量でも提供されており、オプションの統合リアルタイムクロックも用意されています。これらのデバイスは現在サンプル出荷中ですが、4 月には量産を開始する予定です。新しい nvSRAM の高解像度写真は、www.cypress.com/go/pr/I2Cnvsramphoto をご覧ください。

サイプレス社の nvSRAM について

サイプレス社の nvSRAM は、電池ではなく外部コンデンサに充電された電荷を使用することにより、これらのデバイスと標準的な PCB アセンブリ プロセスの互換性を保っています。サイプレス社の nvSRAM は ROHS に準拠しており、SRAM、BBSRAM (Battery-Backed SRAM) および EEPROM デバイスを直接置き換えて、高速の不揮発性データ記憶装置を提供します。電源が切れたときには、SRAM からデバイスの不揮発性メモリにデータが自動的に転送されます。

電源が入るとデータは不揮発性メモリから SRAM へ戻されます。測定、工業、車載、RAID 向けアプリケーションでは、nvSRAM によって高速データ転送が可能になり、電池を必要としないため、電源障害が発生してもデータの完全性が保たれます。

サイプレス社概要

サイプレスは、お客様に商品開発時間の短縮と卓越したシステムバリューを提供する高性能、混在シグナル、プログラマブルなソリューションをお届けします。そのソリューションは主要製品の PSoC® Programmable System-on-Chip ファミリや高電圧に対応する Power PSoC®ソリューション関連製品、LED 照明アプリケーション、タッチスクリーンに対応する CapSense®タッチセンシングや TrueTouch™ソリューションなどがあります。サイプレスはマルチメディア携帯に接続機能の拡張と性能の向上をもたらす高性能 West Bridge®ソリューションを含む USB コントローラの世界的なリーダーです。また、高性能メモリやプログラマブル タイミング デバイスについても業界をリードする存在です。サイプレスは、消費者向け、コンピュータ、データ通信、自動車、工業用など様々な市場で活躍しています。サイプレスの株は Nasdaq 市場で CY というシンボルで取引されています。インターネットのホームページ <http://www.cypress.com> をご覧ください。

###

Cypress、サイプレス社のロゴ、PSoC はサイプレス セミコンダクタ社の登録商標であり、CapSense、CapSense Express、PSoC Express および PSoC Designer はサイプレス セミコンダクタ社の商標です。その他の商標はすべて、それぞれの所有企業に属します。

この報道発表に関するお問い合わせ先:

日本サイプレス株式会社
〒164-0012 東京都中野区本町 1-32-2 ハーモニータワー17 階
TEL 03-5371-1921 FAX 03-5371-1955
マーケティングコミュニケーションマネージャー 小佐野 求美