



サイプレス、業界で最低レベルのジッタを実現する 高性能バッファ ファミリを発表

ファンアウト バッファで動作周波数 1.5 GHz において最大 10 の差動出力をサポート

2011 年 3 月 7 日、カリフォルニア州サンノゼ発 – サイプレス セミコンダクタ社 (Nasdaq: CY) は、業界で最も低い相加性RMS位相ジッタを実現する新しいクロック バッファ ファミリを本日発表しました。CY2Dx15xxファミリは、480 ピコ秒の低い伝播遅延を提供すると同時に、60 fsの低い相加性RMS位相ジッタを特長としています。これらの新しいバッファの詳細は、<http://www.cypress.com/go/HighPerformanceBuffers>をご覧ください。

新発売のバッファは、いくつかのインタフェース ポートや IC (システム内のプロセッサや FPGA など) で一般的に使用される複数の同じクロックを生成します。最大 10 の差動出力を LVPECL、LVDS、CML などのフォーマットで出力することが可能です。これらの新しいバッファは、8 ピン SOIC、8 ピン TSSOP、20 ピン TSSOP、32 ピン TQFP をはじめとしたさまざまなパッケージで提供されます。

この低ジッタ・低スキュー高性能バッファ ファミリは、サイプレスの FleXO™低ジッタクロック ジェネレータ ファミリを補完するものです。この高性能バッファ ファミリを FleXO と組み合わせて使用することで、ネットワーク ルータ、スイッチ、ワイヤレス ベース ステーションといった多様なシステムのタイミング ツリー要件を満たすことができます。

サイプレス社のタイミング ソリューション ビジネス ユニット マネージャーである Sonal Chandrasekharan は次のように述べています。「当社のお客様から、ジッタはお客様がクロック ファンアウト バッファを選択する上で最も重要な要素の 1 つだと、ご意

見をいただいています。新しい高性能バッファファミリは、業界で最低レベルのジッタを実現します。また、当社製 FleXO デバイスと組み合わせて使用することで、優れたタイミングマージンを確保したクロックツリーを構築することが可能になります。」

供給状況

これらの高性能バッファは、本日よりサイプレスおよび正規販売代理店からご購入いただけます。また、www.cypress.com/go/HighPerformanceBufferPhotoから高解像度の写真がダウンロードできます。

サイプレス社概要

サイプレスは、お客様に商品開発時間の短縮と卓越したシステムバリューを提供する高性能、混在シグナル、プログラマブルなソリューションをお届けします。そのソリューションは主要製品のPSoC® Programmable System-on-Chipファミリや高電圧に対応するPower PSoC®ソリューション関連製品、LED照明アプリケーション、タッチスクリーンに対応するCapSense®タッチセンシングやTrueTouch™ソリューションなどがあります。サイプレスはマルチメディア携帯に接続機能の拡張と性能の向上をもたらす高性能West Bridge®ソリューションを含むUSBコントローラの世界的なリーダーです。また、高性能メモリやプログラマブル タイミング デバイスについても業界をリードする存在です。サイプレスは、消費者向け、コンピュータ、データ通信、自動車、工業用など様々な市場で活躍しています。サイプレスの株はNasdaq市場でCYというシンボルで取引されています。インターネットのホームページ<http://www.cypress.com/>をご覧ください。

###

Cypress、サイプレス社のロゴ、PSoC、PowerPSoC、CapSense および West Bridge はサイプレス セミコンダクタ社の登録商標であり、FleXo および TrueTouch はサイプレス セミコンダクタ社の商標です。その他の商標はすべて、それぞれの所有企業に属します。

この報道発表に関するお問い合わせ先:

日本サイプレス株式会社
〒164-0012 東京都中野区本町 1-32-2 ハーモニータワー17 階
TEL 03-5371-1921 FAX 03-5371-1955
マーケティングコミュニケーションマネージャー 小佐野 求美